



나인플러스 IT (주)

(153-802) 서울특별시 금천구 가산디지털1로 84(가산동) 1502호 T.02-6123-3355 F.02-6123-3350
담당자 김재은 주임 T.02-6123-3359 F.02-6123-3350 E-mail : jekim@npit.co.kr

문서번호 : NPIT 19-0424
시행일시 : 2019년 4월24일

수 신 : 한국폴리텍대학 전국 캠퍼스
참 조 : 전자.정보통신.메카트로닉스.전기학과
경 유 : 교학처장,학생처장

| | | | | |
|--------|------------------|--|--------|--|
| 선 결 | | | 지 시 | |
| 접 수 | 일 자 시 간 | | 결 재 | |
| | 번 호 | | | |
| | 처 리 과 | | 공 량 | |
| | 담 당 자 | | | |

제 목 : 2019년 한국폴리텍대학 “전자회로설계, 제작 및 제어, 측정경진”

대회 참가 안내

한국폴리텍대학의 무궁한 발전을 기원 드립니다.

2019년 나인플러스IT(주)협찬 『2019 제8회 한국폴리텍대학 전자회로설계, 제작 및 제어, 측정 경진대회』 캠퍼스 전자공학, 정보통신시스템, 전기공학과 및 관련학과 학생들의 실무 능력 발휘와 취업 향상을 위한 도전적인 경험을 위하여 준비하고 있습니다.

- 아 래 -

가. 대회일정 및 내용

1. 2019 제 8회 한국폴리텍대학 전자회로설계, 제작 및 제어, 측정 경진대회

- 대회일정: 2019년 7월 11일(목요일) 08:00~18:30 /

- 장소: 한국폴리텍대학 광주캠퍼스 실내체육관

- 참가대상: 전국 캠퍼스 전자공학과 및 관련학과 학위과정, 직업훈련과정

2.협찬: 나인플러스IT(주), Cadence Design System

나. 대회 참가 신청 : 홈페이지 온라인 접수 www.k-polycon.or.kr

4월15일부터 접수 예정

다. 대회 연습문제 : 홈페이지 참조(www.npacademy.co.kr)

바. 대회 요강 및 대회 공개문제 등 관련은 대회공식 홈페이지를 참조 바랍니다.

대회참가문의 및 대회운영 담당자: 김재은 주임 jekim@npit.co.kr 02-6123-3359

※ 첨부 : 대회요강(간략) _____ 끝.

나인플러스아이티(주)

대표이사 박 현 찬



별첨 1.

○ 전자회로설계, 제작 및 제어, 측정 경진대회

| | | | |
|--|---|---|------|
| 대회 명칭 | 2019년도 제8회 한국폴리텍대학 전자회로설계, 제작 및 제어, 측정 경진대회 | | |
| 주관 및 후원 | 한국폴리텍대학 전자융합학과 연구회 한국폴리텍대학 광주캠퍼스 | | |
| 협찬 | 나인플러스아이티(주),Cadence Design System | | |
| 장소/ 일시 | 한국폴리텍대학 광주캠퍼스 실내체육관/ 2019. 7. 11(목), 8:30~18:30 | | |
| 과제 항목 | 전문기술과정(기능사) (2인 1조) | | |
| | 항 목 | 내 용 | 비 고 |
| | 총 점 | | 100점 |
| | I.인쇄 회로 기판 (Printed Circuit Board : PCB) 설계 | <ul style="list-style-type: none"> - 완성된 인쇄회로기판의 회로도 인쇄본 - 완성된 인쇄회로기판의 부품배치도 및 배선도 인쇄본 - 완성된 인쇄회로기판의 작업 파일 | 50점 |
| | II.부분 회로 설계 완성 제작, 계측, 성능 측정 | <ul style="list-style-type: none"> - 회로설계 내역서(부분회로설계 완성) - PCB에 제작된 기판 완성품 - 제작된 회로기판의 성능측정 답안지 | 50점 |
| | 학위과정(다기능) (3인 1조) | | |
| | 항 목 | 내 용 | 비 고 |
| | 총 점 | | 100점 |
| | I.인쇄 회로 기판 (Printed Circuit Board : PCB) 설계 | <ul style="list-style-type: none"> - 완성된 인쇄회로기판의 회로도 인쇄본 - 완성된 인쇄회로기판의 부품배치도 및 배선도 인쇄본 - 완성된 인쇄회로기판의 작업 파일 | 30점 |
| | II.부분 회로 설계 완성 제작, 계측, 성능 측정 | <ul style="list-style-type: none"> - 회로설계 내역서(부분회로설계 완성) - PCB에 제작된 기판 완성품 - 제작된 회로기판의 성능측정 답안지 | 40점 |
| | III.마이크로프로세서 프로그램 설계 및 작품제작/측정 | <ul style="list-style-type: none"> - 작성된 전체 프로그램 인쇄본 - 마이크로프로세서 프로그램 구현,동작 - 설계과제를 구현한 인쇄회로기판 완성품 | 30점 |
| ※경기시간 : 5시간 | | | |
| ※경기시간의 점수는 없으며(연장시간 없음),총 경기 시간을 활용하여 진행 | | | |

○ 대회일정

| 일 자 | 시 간 | 내 용 | 장 소 |
|----------------|-------------|------------------|---|
| 7월11일 (목요일) | 08:00-08:30 | 참가자 접수 및 입실 | <ul style="list-style-type: none"> • 광주캠퍼스 -참가자와 휴게실/대기실 -심사위원실 -시상식장 |
| | 08:30-09:00 | 문제배부 및 경기내용 설명 | |
| | 09:00-12:00 | 오전경기(3시간) | |
| | 12:00-13:00 | 중식 (경기장내 도시락 지급) | |
| | 13:00-15:00 | 오후경기(2시간) | |
| | 15:00-15:40 | 경기장 정리 및 채점 | |
| | 17:00 | 시상식장 입장 | |

○ 시상식일정

| 일 자 | 시 간 | 내 용 | 장 소 |
|----------------|-------------|----------------------------|---|
| 7월11일 (목요일) | 17:00-17:10 | 인사말 및 축사 | <ul style="list-style-type: none"> • 광주캠퍼스 |
| | 17:10-17:20 | 경진대회 경과보고 심사위원 소개 및 심사평 | |
| | 17:20-17:55 | 시상식 행운권 추첨 | |
| | 17:55-18:30 | 폐회사 수상자 기념촬영 | |